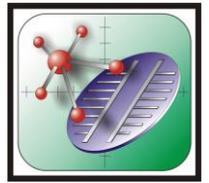




CENTRO DE INVESTIGACIÓN Y DE ESTUDIOS AVANZADOS DEL IPN
DEPARTAMENTO DE INGENIERÍA ELÉCTRICA
SECCIÓN DE ELECTRÓNICA DEL ESTADO SÓLIDO



Ciudad de México, 15 de Octubre de 2019

CONVOCATORIA

Con fundamento en los artículos **8, 22.III, 32** del ESTATUTO DE PERSONAL ACADEMICO DEL CENTRO DE INVESTIGACIÓN Y DE ESTUDIOS AVANZADOS DEL I.P.N., la **Sección de Electrónica del Estado Sólido (SEES)** del Departamento de Ingeniería Eléctrica invita a las personas que reúnan los requisitos aquí señalados a participar en el proceso de selección para ocupar una posición como INVESTIGADOR CINVESTAV de tiempo completo para trabajar en la **SEES**, con el sueldo mensual que se definirá de acuerdo a la clasificación por su trayectoria académica y de investigación según las Bases para la Clasificación, Promoción y Otorgamiento de Estímulos al Personal Académico del Cinvestav (COPEI), mas estímulos económicos y prestaciones laborales, en función de lo siguiente:

Bases:

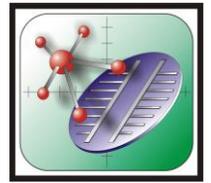
- Área de Especialidad: Electrónica del Estado Sólido y/o en áreas afines.
- Grado Académico: Doctorado
- Experiencia Posdoctoral: Para candidatos residentes en México por lo menos de un año.
- Preferentemente ser menor de 40 años a la fecha de incorporación a la **SEES**.
- Haber trabajado un mínimo de tres años en labores docentes y de investigación en la materia o su área de especialidad.
- Tener trabajos recientes de investigación científica-tecnológica publicados en revistas JCR-Web of Science, que acrediten su competencia en el área de su especialidad.
- Para candidatos residentes en México tener nombramiento en el Sistema Nacional de Investigadores (SNI).
- Formular por escrito un proyecto de investigación científico-técnica sobre las líneas de investigación en Nanoelectrónica, Síntesis y Caracterización de Materiales para la Electrónica, Celdas Solares, Dispositivos Semiconductores y Diseño de Circuitos Integrados (VLSI).

Para participar, las personas interesadas deberán enviar en formato electrónico (en un solo archivo pdf todos los documentos) al Dr. Ramón Peña Sierra (rpsierra@cinvestav.mx), jefe de la **SEES**, lo siguiente:

- Carta de presentación dirigida al Dr. Ramón Peña Sierra, jefe de la **SEES**, solicitando ser considerado(a) en esta convocatoria y exponiendo los motivos para querer ocupar la posición.
- Currículum Vitae actualizado.
- Concentrado curricular (una cuartilla).
- Constancia de grado
- Propuesta de proyecto a desarrollar.
- Dos cartas de recomendación
-



CENTRO DE INVESTIGACION Y DE ESTUDIOS AVANZADOS DEL IPN
DEPARTAMENTO DE INGENIERIA ELECTRICA
SECCIÓN DE ELECTRÓNICA DEL ESTADO SÓLIDO



Ciudad de México, 15 de Octubre de 2019

FECHAS IMPORTANTES

Publicación de esta convocatoria	15 de Octubre de 2019
Fecha límite de recepción de documentos	6 de Diciembre de 2019
Notificación a las personas pre-seleccionadas	31 de Enero de 2020
Si se considera necesario se llevarán a cabo seminarios y entrevistas con las personas pre-seleccionadas	del 17 al 21 de Febrero de 2020
Notificación final	28 de Febrero de 2020

Los expedientes recibidos serán analizados por el Colegio de Profesores de la **SEES** para definir a la persona que cumpla con el perfil requerido. El expediente de la persona seleccionada será remitido al Secretario Académico del Cinvestav para determinar su categoría como INVESTIGADOR CINVESTAV de acuerdo a las bases de la COPEI, y continuar con el proceso de contratación.

Es importante señalar que el presente procedimiento no constituye un Concurso de Oposición Abierto, y por lo tanto, la decisión del Colegio de Profesores de la **SEES** respecto a la persona seleccionada es inapelable.

ATENTAMENTE

Por la Comisión de Evaluación de la SEES

DR. ARTURO MORALES ACEVEDO

DR. ALFREDO REYES BARRANCA

DR. VIACHESLAV ELYUKHIN

DR. FELIPE GÓMEZ CASTAÑEDA

DR. RAMÓN PEÑA SIERRA